

日本国特許庁 21.03.01
JAPAN PATENT OFFICE

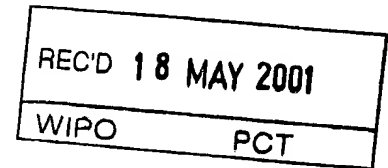
別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日
Date of Application:

09/926362

2000年 2月24日



出願番号
Application Number:

特願2000-048338

出願人
Applicant(s):

イビデン株式会社

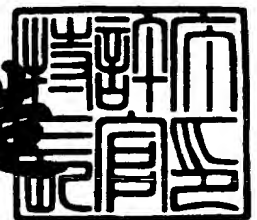
JP01/1406
EKU

PRIORITY
DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

2001年 4月27日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



【書類名】 特許願
【整理番号】 H12YAFP003
【あて先】 特許庁長官殿
【国際特許分類】 H01L 21/66
【発明者】

【住所又は居所】 岐阜県揖斐郡揖斐川町北方 1 - 1 イビデン株式会社内
【氏名】 平松 靖二

【発明者】
【住所又は居所】 岐阜県揖斐郡揖斐川町北方 1 - 1 イビデン株式会社内
【氏名】 伊藤 康隆

【特許出願人】
【識別番号】 000000158
【氏名又は名称】 イビデン株式会社
【代表者】 岩田 義文

【代理人】
【識別番号】 100086586
【弁理士】
【氏名又は名称】 安富 康男

【選任した代理人】
【識別番号】 100104813
【弁理士】
【氏名又は名称】 古谷 信也

【選任した代理人】
【識別番号】 100108431
【弁理士】
【氏名又は名称】 村上 加奈子

【手数料の表示】
【予納台帳番号】 033891
【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9705255

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 セラミック基板

【特許請求の範囲】

【請求項 1】 セラミック基板の表面または内部に導電体が形成されてなるセラミック基板において、

前記セラミック基板は、その破壊断面が粒子内破壊となるように焼結されてなることを特徴とするセラミック基板。

【請求項 2】 前記セラミック基板は、酸素を含有する窒化物セラミックからなる請求項 1 に記載のセラミック基板。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、主に半導体産業において使用されるセラミック基板に関し、特に、耐電圧が高く、静電チャックに使用した場合には半導体ウエハの吸着能力に優れ、るとともに、ホットプレート（ヒータ）として使用した場合には昇温降温特性にも優れるセラミック基板に関する。

【0002】

【従来の技術】

半導体は種々の産業において必要とされる極めて重要な製品であり、半導体チップは、例えば、シリコン単結晶を所定の厚さにスライスしてシリコンウエハを製作した後、このシリコンウエハに複数の集積回路等を形成することにより製造される。

【0003】

この半導体チップの製造工程においては、静電チャック上に載置したシリコンウエハに、エッチング、CVD等の種々の処理を施して、導体回路や素子等を形成する。その際に、デポジション用ガス、エッチング用ガス等として腐食性のガスを使用するため、これらのガスによる腐食から静電電極層を保護する必要があるため、また、吸着力を誘起する必要があるため、静電電極層は、通常、セラミック誘電体膜等により被覆されている。

【0004】

このセラミック誘電体膜として、従来から窒化物セラミックが使用されているが、例えば、特開平5-8140号公報には、窒化アルミニウム等の窒化物を使用した静電チャックが開示されている。また、特開平9-48668号公報には、Al-O-N構造を持つカーボン含有窒化アルミニウムが開示されている。

【0005】

【発明が解決しようとする課題】

ところが、これらのセラミックを使用した静電チャックは、粒子が脱落してこれがウエハ等に付着してパーティクルとなり、半導体ウエハに回路を形成する際の不良発生の原因となっていた。

【0006】

また、セラミックには焼結助剤を添加するが、焼結助剤は通常、粒子境界に存在して欠陥となり、高温での曲げ強度等の強度低下を招く。

このような問題は、静電チャックに限らず、セラミック基板の表面または内部に導体が形成されている半導体製造・検査用の種々のセラミック基板に見られることが判った。

【0007】

【課題を解決するための手段】

本発明者らは、上記課題を解決するために鋭意研究した結果、セラミック粒子を含む成形体を焼成して焼結体とする際、その破壊断面が粒子内破壊となるように焼結させればよいことを知見した。具体的には、窒化物セラミックの粒子の表面を最初に酸化しておき、次に酸化物を添加して焼結を行うことにより、破壊断面が粒子内破壊となるように焼結させることができることを知見し、本発明を完成させたものである。

【0008】

すなわち本発明は、その表面または内部に導電体が形成されてなるセラミック基板において、前記セラミック基板は、その破壊断面が粒子内破壊となるように焼結されてなることを特徴とするセラミック基板である。

【0009】

本発明でいう粒子内破壊とは、破壊断面を観察した際、セラミック粒子間の境界ではなく、セラミック粒子の内部で破壊が生じている場合を指し、粒内破壊と同義である。

セラミック基板は、その破壊断面が粒子内破壊となるように焼結されているため、粒子の脱落が少なく、パーティクルが発生しにくい。また、粒子間に障壁が殆どなく、高温での強度が高い。

【0010】

本発明においては、例えば、窒化物セラミック原料の粒子の表面を最初に酸化しておき、次に、酸化物を添加して成形、焼成を行うことにより、窒化物セラミックの酸化層と添加した酸化物が一体化した焼結体が形成され、このような焼結体を破壊した場合には、破壊断面が粒子内破壊となる。

【0011】

この場合、添加する酸化物は窒化物セラミックを構成する元素の酸化物であることが望ましい。窒化物セラミックの表面酸化層と同一であり、極めて焼結させやすくなるからである。窒化物セラミックの表面を酸化するためには、酸素または空気中で500～1000℃、10分～3時間加熱することが望ましい。

【0012】

また、焼結を行う際に用いる窒化物セラミック粉末の平均粒子径は、0.1～5 μ m程度が好ましい。焼結させやすいからである。

さらに、Siの含有量が0.05～50ppm、Sの含有量が0.05～80ppm（いずれも重量）であることが望ましい。これらは、窒化物セラミック表面の酸化膜と添加した酸化物を結合させると考えられるからである。

その他の焼成条件については、後の静電チャックの製造方法において詳述する。

【0013】

上記方法を用いて焼成を行うことにより得られるセラミック基板は、0.05～10重量%の酸素を含有していることが望ましい。0.05重量%未満では、焼結が進まず粒子境界で破壊が生じ、また、欠陥が生ずるため、高温での曲げ強度が低下し、一方、酸素量が10重量%を超えると、粒子境界に偏析した酸素等が欠陥となり、やはり高温での曲げ強度が低下するからである。

本発明では、破壊断面が粒子内破壊となっているかどうかは、2000～5000倍の電子顕微鏡写真により確認する。

【0014】

本発明では、セラミック基板は、酸素を含有する窒化物セラミックからなるとともに、最大気孔の気孔径が50 μ m以下であることが望ましく、気孔率は5%以下が望ましい。また、上記セラミック基板には、気孔が全く存在しないか、気孔が存在する場合は、その最大気孔の気孔径は、50 μ m以下であることが望ましい。

【0015】

気孔が存在しない場合は、高温での耐電圧が特になり、逆に気孔が存在する場合は、破壊靱性値が高くなる。このためどちらの設計にするかは、要求特性によって変わるのである。

気孔の存在によって破壊靱性値が高くなる理由が明確ではないが、クラックの進展が気孔によって止められるからであると推定している。

【0016】

本発明で、最大気孔の気孔径が50 μ m以下であることが望ましいのは、気孔径が50 μ mを超えると高温、特に200℃以上での耐電圧特性を確保するのが難しくなるからである。

最大気孔の気孔径は、10 μ m以下が望ましい。200℃以上での反り量が小さくなるからである。

【0017】

気孔率や最大気孔の気孔径は、焼結時の加圧時間、圧力、温度、SiCやBNなどの添加物で調整する。SiCやBNは焼結を阻害するため、気孔を導入させることができる。

【0018】

最大気孔の気孔径を測定する際には、試料を5個用意し、その表面を鏡面研磨し、2000～5000倍の倍率で表面を電子顕微鏡で10箇所撮影する。そして、撮影された写真で最大の気孔径を選び、50ショットの平均を最大気孔の気孔径とする。

【 0 0 1 9 】

気孔率は、アルキメデス法により測定する。焼結体を粉砕して有機溶媒中あるいは水銀中に粉砕物を入れて体積を測定し、粉砕物の重量と体積から真比重を求め、真比重と見かけの比重から気孔率を計算するのである。

【 0 0 2 0 】

本発明のセラミック基板の直径は 2 0 0 mm 以上が望ましい。特に 1 2 インチ (3 0 0 mm) 以上であることが望ましい。次世代の半導体ウエハの主流となるからである。

【 0 0 2 1 】

本発明のセラミック基板の厚さは、 5 0 mm 以下が望ましく、特に 2 5 mm 以下が望ましい。

セラミック基板の厚さが 2 5 mm を超えると、セラミック基板の熱容量が大きすぎる場合があり、特に、温度制御手段を設けて加熱、冷却すると、熱容量の大きさに起因して温度追従性が低下してしまう場合があるからである。

セラミック基板の厚さは、特に 5 mm 以下が最適である。なお、セラミック基板の厚さは、 1 mm 以上が望ましい。

【 0 0 2 2 】

本発明のセラミック基板を構成するセラミック材料は特に限定されないが、窒化物セラミックまたは炭化物セラミックが好ましい。上記窒化物セラミックとしては、金属窒化物セラミック、例えば、窒化アルミニウム、窒化ケイ素、窒化ホウ素、窒化チタン等が挙げられる。

また、炭化物セラミックとしては、例えば、炭化ケイ素、炭化チタン、炭化ジルコニウム、炭化タンタル、炭化タングステン等が挙げられる。

さらに、酸化物セラミックでは、アルミナ、シリカ、ベリリアなどを使用する。

【 0 0 2 3 】

これらの窒化物セラミックの中では、特に窒化アルミニウムが好ましい。熱伝導率が $180 \text{ W/m} \cdot \text{K}$ と最も高いからである。

【 0 0 2 4 】

本発明においては、セラミック基板中に酸化物を含有していることが望ましい。

上記酸化物としては、例えば、アルミナ (Al_2O_3)、酸化ルビジウム (Rb_2O)、酸化リチウム (Li_2O)、酸化カルシウム (CaO)、シリカ (SiO_2) 等が挙げられる。

これらの含有量は、0.1～20重量%が好ましい。

特に、窒化アルミニウムの場合には、酸化物としてアルミナが好ましく、窒化ケイ素の場合には、酸化物としてシリカが最適である。但し、希土類元素の酸化物は、好ましくない。例えば、 Y_2O_3 、 Er_2O_3 、などを添加すると、粒子境界破壊となりやすいため、好ましくない。

【0025】

本発明では、セラミック基板中に5～5000ppmのカーボンを含有していることが望ましい。

カーボンを含有させることにより、セラミック基板を黒色化することができ、ヒータとして使用する際に輻射熱を充分に利用することができるからである。

カーボンは、非晶質のものであっても、結晶質のものであってもよい。非晶質のカーボンを使用した場合には、高温における体積抵抗率の低下を防止することができ、結晶質のものを使用した場合には、高温における熱伝導率の低下を防止することができるからである。従って、用途によっては、結晶質のカーボンと非晶質のカーボンの両方を併用してもよい。また、カーボンの含有量は、50～2000ppmがより好ましい。

【0026】

セラミック基板にカーボンを含有させる場合には、その明度がJIS Z 8721の規定に基づく値でN4以下となるようにカーボンを含有させることが望ましい。この程度の明度を有するものが輻射熱量、隠蔽性に優れるからである。

【0027】

ここで、明度のNは、理想的な黒の明度を0とし、理想的な白の明度を10とし、これらの黒の明度と白の明度との間で、その色の明るさの知覚が等歩度となるように各色を10分割し、N0～N10の記号で表示したものである。

実際の明度の測定は、N0～N10に対応する色票と比較して行う。この場合の小数点1位は0または5とする。

【 0 0 2 8 】

【発明の実施の形態】

本発明のセラミック基板は、半導体の製造や半導体の検査を行うための装置に用いられるセラミック基板であり、具体的な装置としては、例えば、静電チャック、ホットプレート（セラミックヒータ）、ウエハプローバなどが挙げられる。

【 0 0 2 9 】

上記セラミック基板の内部に形成された導電体が抵抗発熱体である場合には、セラミックヒータ（ホットプレート）として使用することができる。

図 1 は、本発明のセラミック基板の一実施形態であるセラミックヒータの一例を模式的に示す平面図であり、図 2 は、図 1 に示したセラミックヒータの一部を示す部分拡大断面図である。

【 0 0 3 0 】

セラミック基板 1 1 は、円板形状に形成されており、セラミック基板 1 1 の内部には、温度制御手段としての抵抗発熱体 1 2 が同心円状のパターンに形成されている。また、これら抵抗発熱体 1 2 は、互いに近い二重の同心円同士が 1 組の回路として、1 本の線になるように接続され、その回路の両端部に入出力の端子となる外部端子 1 3 がスルーホール 1 9 を介して接続されている。

【 0 0 3 1 】

また、図 2 に示すように、セラミック基板 1 1 には貫通孔 1 5 が設けられ、この貫通孔 1 5 に支持ピン 2 6 が挿通され、シリコンウエハ 9 が保持されている。

この支持ピン 2 6 を上下することにより、搬送機からシリコンウエハ 9 を受け取ったり、シリコンウエハ 9 をセラミック基板 1 1 のウエハ処理面 1 1 a 上に載置して加熱したり、シリコンウエハ 9 をウエハ処理面 1 1 a から一定の間隔で離間させた状態で支持し、加熱したりすることができる。また、セラミック基板 1 1 の底面 1 1 a には、熱電対等の測温素子を挿入するための有底孔 1 4 が設けられている。そして、抵抗発熱体 1 2 に通電すると、セラミック基板 1 1 は加熱され、これによりシリコンウエハ等の被加熱物の加熱を行うことができる。

【 0 0 3 2 】

抵抗発熱体は、セラミック基板の内部に設けてもよく、セラミック基板の底面に

設けてもよい。抵抗発熱体を設ける場合は、セラミック基板を嵌め込む支持容器に、冷却手段としてエアー等の冷媒の吹きつけ口などを設けてもよい。

抵抗発熱体をセラミック基板の内部に設ける場合には、複数層設けてもよい。この場合は、各層のパターンは相互に補完するように形成されて、加熱面からみるとどこかの層にパターンが形成された状態が望ましい。例えば、互いに千鳥の配置になっている構造である。

本発明では、発熱体は、加熱面の反対側から 6 0 % 以内の位置に配置されることが望ましい。これは、発熱体から加熱面までの距離を確保して、加熱面の温度分布の均一性を確保するためである。

【 0 0 3 3 】

抵抗発熱体としては、例えば、金属または導電性セラミックの焼結体、金属箔、金属線等が挙げられる。金属焼結体としては、タングステン、モリブデンから選ばれる少なくとも 1 種が好ましい。これらの金属は比較的酸化しにくく、発熱するに十分な抵抗値を有するからである。

【 0 0 3 4 】

また、導電性セラミックとしては、タングステン、モリブデンの炭化物から選ばれる少なくとも 1 種を使用することができる。

さらに、セラミック基板の底面に抵抗発熱体を形成する場合には、金属焼結体としては、貴金属（金、銀、パラジウム、白金）、ニッケルを使用することが望ましい。具体的には銀、銀-パラジウムなどを使用することができる。

上記金属焼結体に使用される金属粒子は、球状、リン片状、もしくは球状とリン片状の混合物を使用することができる。

【 0 0 3 5 】

セラミック基板表面に抵抗発熱体を形成する際には、金属中に金属酸化物を添加して焼結してもよい。上記金属酸化物を使用するのは、セラミック基板と金属粒子を密着させるためである。上記金属酸化物により、セラミック基板と金属粒子との密着性が改善される理由は明確ではないが、金属粒子の表面はわずかに酸化膜が形成されており、セラミック基板は、酸化物の場合は勿論、非酸化物セラミックである場合にも、その表面には酸化膜が形成されている。従って、この酸化

膜が金属酸化物を介してセラミック基板表面で焼結して一体化し、金属粒子とセラミック基板とが密着するのではないかと考えられる。

【 0 0 3 6 】

上記金属酸化物としては、例えば、酸化鉛、酸化亜鉛、シリカ、酸化ホウ素 (B_2O_3)、アルミナ、イットリア、チタニアから選ばれる少なくとも1種が好ましい。これらの酸化物は、抵抗発熱体の抵抗値を大きくすることなく、金属粒子とセラミック基板との密着性を改善できるからである。

【 0 0 3 7 】

上記金属酸化物は、金属粒子100重量部に対して0.1重量部以上10重量部未満であることが望ましい。この範囲で金属酸化物を用いることにより、抵抗値が大きくなりすぎず、金属粒子とセラミック基板との密着性を改善することができるからである。

【 0 0 3 8 】

また、酸化鉛、酸化亜鉛、シリカ、酸化ホウ素 (B_2O_3)、アルミナ、イットリア、チタニアの割合は、金属酸化物の全量を100重量部とした場合に、酸化鉛が1～10重量部、シリカが1～30重量部、酸化ホウ素が5～50重量部、酸化亜鉛が20～70重量部、アルミナが1～10重量部、イットリアが1～50重量部、チタニアが1～50重量部が好ましい。但し、これらの合計が100重量部を超えない範囲で調整されることが望ましい。これらの範囲が特にセラミック基板との密着性を改善できる範囲だからである。

【 0 0 3 9 】

抵抗発熱体をセラミック基板の底面に設ける場合は、抵抗発熱体25の表面は、金属層25aで被覆されていることが望ましい(図5参照)。抵抗発熱体25は、金属粒子の焼結体であり、露出していると酸化しやすく、この酸化により抵抗値が変化してしまう。そこで、表面を金属層25aで被覆することにより、酸化を防止することができるのである。

【 0 0 4 0 】

金属層25aの厚さは、0.1～100 μm が望ましい。抵抗発熱体の抵抗値を変化させることなく、抵抗発熱体の酸化を防止することができる範囲だからであ

る。

被覆に使用される金属は、非酸化性の金属であればよい。具体的には、金、銀、パラジウム、白金、ニッケルから選ばれる少なくとも1種以上が好ましい。なかでもニッケルがさらに好ましい。抵抗発熱体には電源と接続するための端子が必要であり、この端子は、半田を介して抵抗発熱体に取り付けるが、ニッケルは半田の熱拡散を防止するからである。接続端子としては、コパール製の外部端子を使用することができる。

【0041】

なお、抵抗発熱体をセラミック基板の内部に形成する場合は、抵抗発熱体表面が酸化されることがないため、被覆は不要である。抵抗発熱体をヒータ板内部に形成する場合、抵抗発熱体の表面の一部が露出していてもよい。

【0042】

抵抗発熱体として金属箔や金属線を使用することもできる。上記金属箔としては、ニッケル箔、ステンレス箔をエッチング等でパターン形成して抵抗発熱体としたものが望ましい。パターン化した金属箔は、樹脂フィルム等ではり合わせてもよい。金属線としては、例えば、タングステン線、モリブデン線等が挙げられる。

【0043】

上記セラミック基板の内部に形成された導電体が静電電極層である場合には、上記セラミック基板は、静電チャックとして使用することができる。この場合、RF電極や発熱体が静電電極の下部であって、セラミック基板内に導電体として形成されていてもよい。

図3は、本発明に係る静電チャックの一実施形態を模式的に示した縦断面図であり、図4は、図3に示した静電チャックにおけるA-A線断面図である。

【0044】

この静電チャック101では、円板形状のセラミック基板1の内部に、チャック正極静電層2とチャック負極静電層3とからなる静電電極層が埋設されており、この静電電極層の上に薄いセラミック層4（以下、セラミック誘電体膜という）が形成されている。また、静電チャック101上には、シリコンウエハ9が載置

され、接地されている。

【0045】

図4に示したように、チャック正極静電層2は、半円弧状部2aと櫛歯部2bとからなり、チャック負極静電層3も、同じく半円弧状部3aと櫛歯部3bとからなり、これらのチャック正極静電層2とチャック負極静電層3とは、櫛歯部2b、3bを交差するように対向して配置されており、このチャック正極静電層2およびチャック負極静電層3には、それぞれ直流電源の+側と-側とが接続され、直流電圧 V_2 が印加されるようになっている。

【0046】

また、セラミック基板1の内部には、シリコンウエハ9の温度をコントロールするために、図1に示したような平面視同心円形状の抵抗発熱体5が設けられており、抵抗発熱体5の両端には、外部端子が接続、固定され、電圧 V_1 が印加されるようになっている。図3、4には示していないが、このセラミック基板1には、図1、2に示したように、測温素子を挿入するための有底孔とシリコンウエハ9を支持して上下させる支持ピン（図示せず）を挿通するための貫通孔が形成されている。なお、抵抗発熱体は、セラミック基板の底面に形成されていてもよい。

【0047】

この静電チャック101を機能させる際には、チャック正極静電層2とチャック負極静電層3とに直流電圧 V_2 を印加する。これにより、シリコンウエハ9は、チャック正極静電層2とチャック負極静電層3との静電的な作用によりこれらの電極にセラミック誘電体膜4を介して吸着され、固定されることとなる。このようにしてシリコンウエハ9を静電チャック101上に固定させた後、このシリコンウエハ9に、CVD等の種々の処理を施す。

【0048】

上記静電チャック101では、セラミック誘電体膜4は、酸素を含有する窒化物セラミックからなり、また、気孔率が5%以下であり、最大の気孔径が $50\mu\text{m}$ 以下であることが望ましい。また、このセラミック誘電体膜4中の気孔は、お互いに独立した気孔により構成されていることが望ましい。このような構成のセラ

ミック誘電体膜 4 では、耐電圧を低下させるガス等がセラミック誘電体膜を透過して静電電極を腐食させたり、高温でもセラミック誘電体膜の耐電圧が低下することがない。

【 0 0 4 9 】

温度制御手段としては、抵抗発熱体 1 2 のほかに、ペルチェ素子（図 7 参照）が挙げられる。

温度制御手段としてペルチェ素子を使用する場合は、電流の流れる方向を変えることにより発熱、冷却両方行うことができるため有利である。

ペルチェ素子 8 は、図 7 に示すように、p 型、n 型の熱電素子 8 1 を直列に接続し、これをセラミック板 8 2 などに接合させることにより形成される。

ペルチェ素子としては、例えば、シリコン・ゲルマニウム系、ビスマス・アンチモン系、鉛・テルル系材料等が挙げられる。

【 0 0 5 0 】

本発明の静電チャックは、例えば、図 3、4 に示したような構成を有するものである。セラミック基板の材料等については、既に説明したが、以下においては、その他の上記静電チャックを構成する各部材、および、本発明の静電チャックの他の実施形態について、順次、詳細に説明していく。

【 0 0 5 1 】

本発明の静電チャックで使用されるセラミック誘電体膜は、窒化物セラミックからなることが好ましい。

上記窒化物セラミックとしては、上記セラミック基板と同様のものが挙げられる。上記窒化物セラミックは、酸素を含有していることが望ましい。この場合、窒化物セラミックは、焼結が進行しやすくなり、気孔を含んでいる場合にも、この気孔は独立した気孔となり、耐電圧が向上する。

【 0 0 5 2 】

上記窒化物セラミックに酸素を含有させるため、通常、窒化物セラミックの原料粉末中に金属酸化物を混合して焼成を行う。

上記金属酸化物としては、アルミナ（ Al_2O_3 ）、酸化珪素（ SiO_2 ）等が挙げられる。

これらの金属酸化物の添加量は、窒化物セラミック 1 0 0 重量部に対して、0.1 ~ 1 0 重量部が好ましい。

【0 0 5 3】

セラミック誘電体膜の厚さを、5 0 ~ 5 0 0 0 μm とすることで、チャック力を低下させずに十分な耐電圧を確保することができる。

上記セラミック誘電体膜の厚さが 5 0 μm 未満であると、膜厚が薄すぎるために十分な耐電圧が得られず、シリコンウエハを載置し、吸着した際にセラミック誘電体膜が絶縁破壊する場合があります。一方、上記セラミック誘電体膜の厚さが 5 0 0 0 μm を超えると、シリコンウエハと静電電極との距離が遠くなるため、シリコンウエハを吸着する能力が低くなってしまいます。セラミック誘電体膜の厚さは、1 0 0 ~ 1 5 0 0 μm が好ましい。

【0 0 5 4】

上記セラミック誘電体膜の気孔率は、5 %以下、最大気孔の気孔径は、5 0 μm 以下が好ましい。

上記気孔率が 5 %を超えると、気孔数が増え、また、気孔径が大きくなりすぎ、その結果、気孔同士が連通しやすくなる。このような構造のセラミック誘電体膜では、耐電圧が低下してしまう。

さらに、最大気孔の気孔径が 5 0 μm を超えると、酸化物が粒子境界に存在していても、高温での耐電圧を確保できない。気孔率は、0. 0 1 ~ 3 %が好ましく、最大気孔の気孔径は、0. 1 ~ 1 0 μm が好ましい。

【0 0 5 5】

上記セラミック誘電体膜中には、カーボンが 5 0 ~ 5 0 0 0 p p m含有されることが望ましい。静電チャック中に設けられた電極パターンを隠蔽することができ、かつ、高輻射熱が得られるからである。また、体積抵抗率が低い方が、低温域においては、シリコンウエハの吸着能力が高くなる。

【0 0 5 6】

なお、本発明で、セラミック誘電体膜中にある程度の気孔が存在してもよいとしているのは、破壊靱性値を高くすることができるからであり、これにより熱衝撃性を改善することができる。

【 0 0 5 7 】

上記静電電極としては、例えば、金属または導電性セラミックの焼結体、金属箔等が挙げられる。金属焼結体としては、タングステン、モリブデンから選ばれる少なくとも1種からなるものが好ましい。金属箔も、金属焼結体と同じ材質からなることが望ましい。これらの金属は比較的酸化しにくく、電極として十分な導電性を有するからである。また、導電性セラミックとしては、タングステン、モリブデンの炭化物から選ばれる少なくとも1種を使用することができる。

【 0 0 5 8 】

図9および図10は、他の静電チャックにおける静電電極を模式的に示した水平断面図であり、図9に示す静電チャック20では、セラミック基板1の内部に半円形状のチャック正極静電層22とチャック負極静電層23が形成されており、図10に示す静電チャックでは、セラミック基板1の内部に円を4分割した形状のチャック正極静電層32a、32bとチャック負極静電層33a、33bが形成されている。また、2枚の正極静電層22a、22bおよび2枚のチャック負極静電層33a、33bは、それぞれ交差するように形成されている。

なお、円形等の電極が分割された形態の電極を形成する場合、その分割数は特に限定されず、5分割以上であってもよく、その形状も扇形に限定されない。

【 0 0 5 9 】

本発明における静電チャックとしては、例えば、図3に示すように、セラミック基板1とセラミック誘電体膜4との間にチャック正極静電層2とチャック負極静電層3とが設けられ、セラミック基板1の内部には抵抗発熱体5が設けられた構成の静電チャック101、図5に示すように、セラミック基板1とセラミック誘電体膜4との間にチャック正極静電層2とチャック負極静電層3とが設けられ、セラミック基板1の底面に抵抗発熱体25が設けられた構成の静電チャック201、図6に示すように、セラミック基板1とセラミック誘電体膜4との間にチャック正極静電層2とチャック負極静電層3とが設けられ、セラミック基板1の内部に抵抗発熱体である金属線7が埋設された構成の静電チャック301、図7に示すように、セラミック基板1とセラミック誘電体膜4との間にチャック正極静電層2とチャック負極静電層3とが設けられ、セラミック基板1の底面に熱電素

子 8 1 とセラミック板 8 2 からなるペルチェ素子 8 が形成された構成の静電チャック 4 0 1 等が挙げられる。

【 0 0 6 0 】

本発明では、図 3 ～ 7 に示したように、セラミック基板 1 とセラミック誘電体膜 4 との間にチャック正極静電層 2 とチャック負極静電層 3 とが設けられ、セラミック基板 1 の内部に抵抗発熱体 5 や金属線 7 が形成されているため、これらと外部端子とを接続するための接続部（スルーホール） 1 6、1 7 が必要となる。スルーホール 1 6、1 7 は、タングステンペースト、モリブデンペーストなどの高融点金属、タングステンカーバイド、モリブデンカーバイドなどの導電性セラミックを充填することにより形成される。

【 0 0 6 1 】

また、接続部（スルーホール） 1 6、1 7 の直径は、0. 1 ～ 1 0 mm が望ましい。断線を防止しつつ、クラックや歪みを防止できるからである。

このスルーホールを接続パッドとして外部端子 6、1 8 を接続する（図 8（d）参照）。

【 0 0 6 2 】

接続は、半田、ろう材により行う。ろう材としては銀ろう、パラジウムろう、アルミニウムろう、金ろうを使用する。金ろうとしては、Au-Ni 合金が望ましい。Au-Ni 合金は、タングステンとの密着性に優れるからである。

【 0 0 6 3 】

Au/Ni の比率は、[8 1. 5 ～ 8 2. 5（重量%）] / [1 8. 5 ～ 1 7. 5（重量%）] が望ましい。

Au-Ni 層の厚さは、0. 1 ～ 5 0 μ m が望ましい。接続を確保するに十分な範囲だからである。また、 $10^{-6} \sim 10^{-5}$ Pa の高真空で 5 0 0 ～ 1 0 0 0 $^{\circ}$ C の高温で使用すると Au-Cu 合金では劣化するが、Au-Ni 合金ではこのような劣化がなく有利である。また、Au-Ni 合金中の不純物元素量は全量を 1 0 0 重量部とした場合に 1 重量部未満であることが望ましい。

【 0 0 6 4 】

本発明では、必要に応じて、セラミック基板の有底孔に熱電対を埋め込んでおく

ことができる。熱電対により抵抗発熱体の温度を測定し、そのデータをもとに電圧、電流量を変えて、温度を制御することができるからである。

熱電対の金属線の接合部位の大きさは、各金属線の素線径と同一か、もしくは、それよりも大きく、かつ、0.5 mm以下がよい。このような構成によって、接合部分の熱容量が小さくなり、温度が正確に、また、迅速に電流値に変換されるのである。このため、温度制御性が向上してウエハの加熱面の温度分布が小さくなるのである。

上記熱電対としては、例えば、JIS-C-1602（1980）に挙げられるように、K型、R型、B型、S型、E型、J型、T型熱電対が挙げられる。

【0065】

図11は、以上のような構成の本発明の静電チャックを嵌め込むための支持容器41を模式的に示した断面図である。

支持容器41には、静電チャック101が断熱材45を介して嵌め込まれるようになっている。また、この支持容器11には、冷媒吹き出し口42が形成されており、冷媒注入口44から冷媒が吹き込まれ、冷媒吹き出し口42を通して吸引口43から外部に出ていくようになっており、この冷媒の作用により、静電チャック101を冷却することができるようになっている。

【0066】

次に、本発明のセラミック基板を一例である静電チャックの製造方法の一例を図8(a)～(d)に示した断面図に基づき説明する。

(1) まず、窒化物セラミック、炭化物セラミックなどのセラミックの粉体をバインダおよび溶剤と混合してグリーンシート50を得る。

前述したセラミック粉体としては、例えば、酸化性雰囲気中で焼成することにより得られた酸素を含有する窒化アルミニウム粉末などを使用することができる。また、必要に応じて、アルミナ、シリカ、イオウなどの焼結助剤、触媒を加えてもよい。

【0067】

なお、後述する静電電極層印刷体51が形成されたグリーンシートの上に積層する数枚または1枚のグリーンシート50'は、セラミック誘電体膜4となる層で

あるので、必要により、セラミック基板とは別の組成としてもよい。

通常、セラミック誘電体膜 4 の原料とセラミック基板 1 の原料とは、同じものを使用することが望ましい。これらは、一体として焼結することが多いため、焼成条件が同じになるからである。ただし、材料が異なる場合には、まず先にセラミック基板を製造しておき、その上に静電電極層を形成し、さらにその上にセラミック誘電体膜を形成することもできる。

【 0 0 6 8 】

また、バインダとしては、アクリル系バインダ、エチルセルロース、ブチルセロソルブ、ポリビニルアルコールから選ばれる少なくとも 1 種が望ましい。

さらに、溶媒としては、 α -テルピネオール、グリコールから選ばれる少なくとも 1 種が望ましい。

これらを混合して得られるペーストをドクターブレード法でシート状に成形してグリーンシート 5 0 を作製する。

【 0 0 6 9 】

グリーンシート 5 0 に、必要に応じ、シリコンウエハの支持ピンを挿入する貫通孔、熱電対を埋め込む凹部、スルーホールを形成する部分等に貫通孔を設けておくことができる。貫通孔は、パンチングなどにより形成することができる。

グリーンシート 5 0 の厚さは、0. 1 ~ 5 mm 程度が好ましい。

【 0 0 7 0 】

次に、グリーンシート 5 0 の貫通孔に導体ペーストを充填し、スルーホール印刷体 5 3、5 4 を得、次に、グリーンシート 5 0 上に静電電極層や抵抗発熱体となる導体ペーストを印刷する。

印刷は、グリーンシート 5 0 の収縮率を考慮して所望のアスペクト比が得られるように行い、これにより静電電極層印刷体 5 1、抵抗発熱体層印刷体 5 2 を得る。

印刷体は、導電性セラミック、金属粒子などを含む導電性ペーストを印刷することにより形成する。

【 0 0 7 1 】

これらの導電性ペースト中に含まれる導電性セラミック粒子としては、タングス

テンまたはモリブデンの炭化物が最適である。酸化しにくく、熱伝導率が低下しにくいからである。

また、金属粒子としては、例えば、タングステン、モリブデン、白金、ニッケルなどを使用することができる。

【 0 0 7 2 】

導電性セラミック粒子、金属粒子の平均粒子径は $0.1 \sim 5 \mu\text{m}$ が好ましい。これらの粒子は、大きすぎても小さすぎても導体用ペーストを印刷しにくいからである。

このようなペーストとしては、金属粒子または導電性セラミック粒子 85～97 重量部、アクリル系、エチルセルロース、ブチルセロソルブおよびポリビニルアルコールから選ばれる少なくとも 1 種のバインダ 1.5～10 重量部、 α -テルピネオール、グリコール、エチルアルコールおよびブタノールから選ばれる少なくとも 1 種の溶媒を 1.5～10 重量部混合して調製した導体用ペーストが最適である。

【 0 0 7 3 】

次に、図 8 (a) に示すように、印刷体 51、52、53、54 を有するグリーンシート 50 と、印刷体を有さないグリーンシート 50' とを積層する。抵抗発熱体形成側に印刷体を有さないグリーンシート 50' を積層するのは、スルーホールの端面が露出して、抵抗発熱体形成の焼成の際に酸化してしまうことを防止するためである。もしスルーホールの端面が露出したまま、抵抗発熱体形成の焼成を行うのであれば、ニッケルなどの酸化しにくい金属をスパッタリングする必要があり、さらに好ましくは、Au-Ni の金ろうで被覆してもよい。

【 0 0 7 4 】

(2) 次に、図 8 (b) に示すように、積層体の加熱および加圧を行い、グリーンシートおよび導電ペーストを焼結させる。

加熱温度は、 $1000 \sim 2000^{\circ}\text{C}$ 、加圧は $100 \sim 200 \text{ kg/cm}^2$ が好ましく、これらの加熱および加圧は、不活性ガス雰囲気下で行う。不活性ガスとしては、アルゴン、窒素などを使用することができる。この工程で、スルーホール 16、17、チャック正極静電層 2、チャック負極静電層 3、抵抗発熱体 5 等が

形成される。

【0075】

(3) 次に、図8(c)に示すように、外部端子接続のための袋孔35、36を設ける。

袋孔35、36の内壁は、その少なくともその一部が導電化され、導電化された内壁は、チャック正極静電層2、チャック負極静電層3、抵抗発熱体5等と接続されていることが望ましい。

【0076】

(7) 最後に、図8(d)に示すように、袋孔35、36に金ろうを介して外部端子6、18を設ける。さらに、必要に応じて、有底孔12を設け、その内部に熱電対を埋め込むことができる。

半田は銀-鉛、鉛-スズ、ビスマス-スズなどの合金を使用することができる。なお、半田層の厚さは、0.1~50 μ mが望ましい。半田による接続を確保するに十分な範囲だからである。

【0077】

なお、上記説明では静電チャック101(図3参照)を例にしたが、静電チャック201(図5参照)を製造する場合は、静電電極層を有するセラミック板を製造した後、このセラミック板の底面に導体ペーストを印刷、焼成し、抵抗発熱体25を形成し、この後、無電解めっき等により金属層25aを形成すればよい。また、静電チャック301(図6参照)を製造する場合は、セラミック粉末中に金属箔、金属線を静電電極や抵抗発熱体にして埋め込み、焼結すればよい。

さらに、静電チャック401(図7参照)を製造する場合は、静電電極層を有するセラミック板を製造した後、このセラミック板に溶射金属層を介してペルチェ素子を接合すればよい。

【0078】

本発明のセラミック基板の表面および内部に導電体が配設され、表面の導体層がチャックトップ導体層であり、内部の導電体がガード電極またはグランド電極のいずれか少なくとも一方である場合には、上記セラミック基板は、ウエハプローバとして機能する。

【 0 0 7 9 】

図 1 2 は、本発明のウエハプローバの一実施形態を模式的に示した断面図であり、図 1 3 は、図 1 2 に示したウエハプローバにおける A - A 線断面図である。

このウエハプローバ 5 0 1 では、円板形状のセラミック基板 6 3 の表面に平面視同心円形状の溝 6 7 が形成されるとともに、溝 6 7 の一部にシリコンウエハを吸引するための複数の吸引孔 6 8 が設けられており、溝 6 7 を含むセラミック基板 6 3 の大部分にシリコンウエハの電極と接続するためのチャックトップ導体層 6 2 が円形状に形成されている。

【 0 0 8 0 】

一方、セラミック基板 6 3 の底面には、シリコンウエハの温度をコントロールするために、図 1 に示したような平面視同心円形状の発熱体 6 1 が設けられており、発熱体 6 1 の両端には、外部端子（図示せず）が接続、固定されている。また、セラミック基板 6 3 の内部には、ストレイキャパシタやノイズを除去するために平面視格子形状のガード電極 6 5 とグランド電極 6 6 （図 1 3 参照）とが設けられている。ガード電極 6 5 とグランド電極 6 6 の材質は、静電電極と同様のものよい。

【 0 0 8 1 】

上記チャックトップ導体層 6 2 の厚さは、 $1 \sim 20 \mu\text{m}$ が望ましい。 $1 \mu\text{m}$ 未満では抵抗値が高くなりすぎて電極として働かず、一方、 $20 \mu\text{m}$ を超えると導体の持つ応力によって剥離しやすくなってしまうからである。

【 0 0 8 2 】

チャックトップ導体層 6 2 としては、例えば、銅、チタン、クロム、ニッケル、貴金属（金、銀、白金等）、タングステン、モリブデンなどの高融点金属から選ばれる少なくとも 1 種の金属を使用することができる。

【 0 0 8 3 】

このような構成のウエハプローバでは、その上に集積回路が形成されたシリコンウエハを載置した後、このシリコンウエハにテストピンを持つプローブカードを押しつけ、加熱、冷却しながら電圧を印加して導通テストを行うことができる。なお、ウエハプローバを製造する場合には、例えば、静電チャックの場合と同様

に、初めに抵抗発熱体が埋設されたセラミック基板を製造し、その後、セラミック基板の表面に溝を形成し、続いて、溝が形成された表面部分にスパッタリングおよびめっき等を施して、金属層を形成すればよい。

【 0 0 8 4 】

【実施例】

以下、本発明をさらに詳細に説明する。

(実施例 1) 静電チャック (図 3 参照) の製造

(1) 空气中で 5 0 0 °C で 1 時間焼成した窒化アルミニウム粉末 (トクヤマ社製、平均粒径 1 . 1 μ m) 1 0 0 0 重量部、アルミナ (平均粒径: 0 . 4 μ m) 2 0 重量部、アクリルバイнда 1 1 5 重量部、CaS : 0 . 0 7 重量部、シリカ 0 . 0 3 重量部、分散剤 5 重量部および 1 - ブタノールとエタノールとからなるアルコール 5 3 0 重量部を混合したペーストを用い、ドクターブレード法による成形を行って、厚さ 0 . 4 7 m m のグリーンシートを得た。

【 0 0 8 5 】

(2) 次に、このグリーンシートを 8 0 °C で 5 時間乾燥させた後、パンチングにより直径 1 . 8 m m 、 3 . 0 m m 、 5 . 0 m m の半導体ウエハ支持ピンを挿入する貫通孔となる部分、外部端子と接続するためのスルーホールとなる部分を設けた。

【 0 0 8 6 】

(3) 平均粒子径 1 μ m のタングステンカーバイト粒子 1 0 0 重量部、アクリル系バイнда 3 . 0 重量部、 α -テルピネオール溶媒 3 . 5 重量部および分散剤 0 . 3 重量部を混合して導体ペースト A を調製した。

平均粒子径 3 μ m のタングステン粒子 1 0 0 重量部、アクリル系バイнда 1 . 9 重量部、 α -テルピネオール溶媒 3 . 7 重量部および分散剤 0 . 2 重量部を混合して導体ペースト B を調製した。

この導電性ペースト A をグリーンシートにスクリーン印刷で印刷し、導体ペースト層を形成した。印刷パターンは、同心円パターンとした。また、他のグリーンシートに図 4 に示した形状の静電電極パターンからなる導体ペースト層を形成した。

【0087】

さらに、外部端子を接続するためのスルーホール用の貫通孔に導体ペーストBを充填した。

上記処理の終わったグリーンシート50に、さらに、タングステンペーストを印刷しないグリーンシート50'を上側（加熱面）に34枚、下側に13枚積層し、その上に静電電極パターンからなる導体ペースト層を印刷したグリーンシート50を積層し、さらにその上にタングステンペーストを印刷していないグリーンシート50'を2枚積層し、これらを130℃、80kg/cm²の圧力で圧着して積層体を形成した（図7（a））。

【0088】

（4）次に、得られた積層体を窒素ガス中、600℃で5時間脱脂し、1890℃、圧力150kg/cm²で3時間ホットプレスし、厚さ3mmの窒化アルミニウム板状体を得た。これを230mmの円板状に切り出し、内部に厚さ6μm、幅10mmの抵抗発熱体5および厚さ10μmのチャック正極静電層2、チャック負極静電層3を有する窒化アルミニウム製の板状体とした（図7（b））。

【0089】

（5）次に、（4）で得られた板状体を、ダイヤモンド砥石で研磨した後、マスクを載置し、SiC等によるブラスト処理で表面に熱電対のための有底孔（直径：1.2mm、深さ：2.0mm）を設けた。

【0090】

（6）さらに、スルーホールが形成されている部分をえぐり取って袋孔35、36とし（図7（c））、この袋孔35、36にNi-Auからなる金ろうを用い、700℃で加熱リフローしてコバル製の外端子6、18を接続させた（図7（d））。

なお、外部端子の接続は、タングステンの支持体が3点で支持する構造が望ましい。接続信頼性を確保することができるからである。

【0091】

（7）次に、温度制御のための複数の熱電対を有底孔に埋め込み、抵抗発熱体を有する静電チャックの製造を完了した。

【0092】

(実施例2) 静電チャック (図5参照) の製造

(1) 空气中で500℃で1時間焼成した窒化アルミニウム粉末 (トクヤマ社製、平均粒径1.1 μm) 1000重量部、アルミナ (平均粒径: 0.4 μm) 20重量部、アクリルバイнда115重量部、シリカ0.03重量部、分散剤5重量部および1-ブタノールとエタノールとからなるアルコール530重量部を混合したペーストを用い、ドクターブレード法による成形を行って、厚さ0.47mmのグリーンシートを得た。

【0093】

(2) 次に、このグリーンシートを80℃で5時間乾燥させた後、パンチングにより直径1.8mm、3.0mm、5.0mmの半導体ウエハ支持ピンを挿入する貫通孔となる部分、外部端子と接続するためのスルーホールとなる部分を設けた。

【0094】

(3) 平均粒子径1 μm のタングステンカーバイド粒子100重量部、アクリル系バイнда3.0重量部、 α -テルピネオール溶媒3.5重量部および分散剤0.3重量部を混合して導体ペーストAを調製した。

平均粒子径3 μm のタングステン粒子100重量部、アクリル系バイнда1.9重量部、 α -テルピネオール溶媒3.7重量部および分散剤0.2重量部を混合して導体ペーストBを調製した。

この導電性ペーストAをグリーンシートにスクリーン印刷で印刷し、図10に示した形状の静電電極パターンからなる導体ペースト層を形成した。

【0095】

さらに、外部端子を接続するためのスルーホール用の貫通孔に導体ペーストBを充填した。

上記処理の終わったグリーンシート50に、さらに、タングステンペーストを印刷しないグリーンシート50'を上側 (加熱面) に1枚、下側に48枚積層し、これらを130℃、80 kg/cm²の圧力で圧着して積層体を形成した。

【0096】

(4) 次に、得られた積層体を窒素ガス中、600℃で5時間脱脂し、1890℃、圧力150 kg/cm²で3時間ホットプレスし、厚さ3 mmの窒化アルミニウム板状体を得た。これを230 mmの円板状に切り出し、内部に厚さ15 μmのチャック正極静電層2およびチャック負極静電層3を有する窒化アルミニウム製の板状体とした。

【0097】

(5) 上記(4)で得た板状体の底面にマスクを載置し、SiC等によるブラスト処理で表面に熱電対のための凹部(図示せず)等を設けた。

【0098】

(6) 次に、ウエハ載置面に対向する面(底面)に抵抗発熱体を形成するための導電ペーストを印刷した。導電ペーストは、プリント配線板のスルーホール形成に使用されている徳力化学研究所製のソルベストPS603Dを使用した。この導電ペーストは、銀/鉛ペーストであり、酸化鉛、酸化亜鉛、シリカ、酸化ホウ素、アルミナからなる金属酸化物(それぞれの重量比率は、5/55/10/25/5)を銀100重量部に対して7.5重量部含むものであった。

また、銀の形状は平均粒径4.5 μmでリン片状のものであった。

【0099】

(7) 導電ペーストを印刷した板状体を780℃で加熱焼成して、導電ペースト中の銀、鉛を焼結させるとともにセラミック基板に焼き付けた。さらに硫酸ニッケル30 g/l、ほう酸30 g/l、塩化アンモニウム30 g/lおよびロッシェル塩60 g/lを含む水溶液からなる無電解ニッケルめっき浴に板状体を浸漬して、銀の焼結体25の表面に厚さ1 μm、ホウ素の含有量が1重量%以下のニッケルからなる金属層25aを析出させた。この後、板状体に、120℃で3時間アニーリング処理を施した。

銀の焼結体からなる抵抗発熱体は、厚さが5 μm、幅2.4 mmであり、面積抵抗率が7.7 mΩ/□であった。

【0100】

(8) 次に、セラミック基板にスルーホール16を露出させるための袋孔を設けた。この袋孔にNi-Au合金(Au81.5重量%、Ni18.4重量%、不

純物 0.1 重量%) からなる金ろうを用い、970℃で加熱リフローしてコパール製の外部端子を接続させた。また、抵抗発熱体に半田 (スズ9/鉛1) を介してコパール製の外部端子を形成した。

【0101】

(9) 次に、温度制御のための複数熱電対を凹部に埋め込み、静電チャック 201 を得た。

【0102】

(10) 次に、この静電チャック 201 を図 11 の断面形状を有するステンレス製の支持容器 41 にセラミックファイバー (イビデン社製 商品名 イビウール) からなる断熱材 45 を介して嵌め込んだ。この支持容器 41 は冷却ガスの冷媒吹き出し口 42 を有し、静電チャック 201 の温度調整を行うことができる。

この支持容器 41 に嵌め込まれた静電チャック 201 の抵抗発熱体 25 に通電を行って、温度を上げ、また、支持容器に冷媒を流して静電チャック 201 の温度を制御したが、極めて良好に温度を制御することができた。

【0103】

(実施例 3) 静電チャック 301 (図 6) の製造

(1) 厚さ 10 μm のタングステン箔を打抜き加工することにより図 9 に示した形状の電極 2 枚を形成した。

この電極 2 枚とタングステン線を、空气中で 500℃で 1 時間焼成した窒化ケイ素粉末 (平均粒径 1.1 μm) 45 重量部、 Al_2O_3 (平均粒径 0.5 μm) 15 重量部、 SiO_2 (平均粒径 0.5 μm) 40 重量部、アクリル系樹脂バインダ (三井化学製 SA-545 酸価 1.0) 8 重量部とともに、成形型中に入れて窒素ガス中で 1890℃、圧力 150 kg/cm^2 で 3 時間ホットプレスし、厚さ 3 mm の窒化アルミニウム板状体を得た。これを直径 230 mm の円板状に切り出して板状体とした。このとき、静電電極層の厚さは、10 μm であった。

【0104】

(2) この板状体に対し、実施例 1 の (5) ~ (7) の工程を実施し、静電チャック 301 を得た。

【0105】

(実施例4) 静電チャック401(図7)の製造

実施例2の(1)～(5)の工程を実施した後、さらに底面にニッケルを溶射し、この後、鉛・テルル系のペルチェ素子を接合させることにより、静電チャック401を得た。

このようにして製造した静電チャックは、降温特性に優れ、ペルチェ素子で冷却したところ450℃から100℃まで3分で降温した。

【0106】

(比較例1)

(1)窒化アルミニウム粉末(トクヤマ社製、平均粒径1.1 μ m)100重量部、イットリア(平均粒径:0.4 μ m)4重量部、アクリルバイнда11.5重量部、分散剤0.5重量部および1-ブタノールとエタノールとからなるアルコール53重量部を混合したペーストを用い、ドクターブレード法による成形を行って、厚さ0.47mmのグリーンシート50を得たほかは、実施例1と同様にして、静電チャックを製造した。

(比較例2)

実施例2と同様であるが、窒化アルミニウム粉末を空气中で焼成しなかった。また、シリカ等を添加しなかった。窒化アルミニウム粉末中の酸素含有量は、0.01重量%未満と推定される。

(比較例3)

実施例2と同様であるが、イットリアを4重量部添加した。

【0107】

評価方法

(1)破壊断面の観察

破壊断面を電子顕微鏡にて2000倍で観察し、粒子内破壊であるか否かを確認した。図14に実施例1の破壊断面の走査型電子顕微鏡(SEM)写真、図15に比較例1の破壊断面のSEM写真を添付した。

【0108】

(2)パーティクル数

静電チャックにウエハをチャックした後、ウエハの任意の10箇所を電子顕微鏡で観察撮影して粒子径 $0.2\mu\text{m}$ 以上のものの個数を計測し、撮影視野面積で除した。

【0109】

(3) 強度の測定

強度の測定は、インストロン万能試験機(4507型 ロードセル500kgf)を用い、温度が400℃、200℃(実施例5)の大気中、クロスヘッド速度:0.5mm/分、スパン距離L:30mm、試験片の厚さ:3.06mm、試験片の幅:4.03mmで実施し、以下の計算式(1)を用いて3点曲げ強度 σ (kgf/mm²)を算出した。なお、表1では、単位を換算して、MPaで表現している。

【0110】

$$\sigma = 3PL / 2wt^2 \dots (1)$$

【0111】

上記計算式(1)中、Pは、試験片が破壊したときの最大荷重(kgf)であり、Lは、下支点間の距離(30mm)であり、tは、試験片の厚さ(mm)であり、wは、試験片の幅(mm)である。

その結果を下記の表1に示した。

【0112】

【表 1】

	パーティクル (個/cm ²)	曲げ強度 (MPa)	破壊面
実施例 1	3 0	4 4 0	粒子内破壊
実施例 2	3 4	4 3 0	粒子内破壊
実施例 3	3 5	4 2 0	粒子内破壊
実施例 4	3 2	4 0 0	粒子内破壊
実施例 5	—————	4 0 0	粒子内破壊
比較例 1	2 0 0	3 5 0	粒界破壊
比較例 2	2 5 0	3 5 0	粒界破壊
比較例 3	2 5 0	3 5 0	粒界破壊

【0 1 1 3】

図 1 4、1 5 に示した SEM 写真より明らかなように、実施例 1 に係る静電チャックを構成するセラミック基板では、粒子内破壊の断面となっており、比較例 1 の静電チャックを構成するセラミック基板では、粒子境界破壊の断面となっている。また、上記表 1 から明らかなように、実施例 1 ～ 4 に係るホットプレート付き静電チャックでは高温での曲げ強度にも優れ、また、静電チャック上に載置したシリコンウエハ上のパーティクル数も少ない。

【0 1 1 4】

このように、高温での曲げ強度が高い理由は明確ではないが、粒子境界に酸素等の不純物の存在が少なく、みかけ上欠陥が少ないからであると推定している。また、破壊断面は、全部が粒子内破壊である必要はなく、電子顕微鏡（図 1 4）で示すように、大部分が粒子内破壊であればよく、粒子境界破壊が含まれていてもよい。

【0 1 1 5】

（実施例 5）ウエハプロバ 5 0 1（図 1 2 参照）の製造

（1）窒化アルミニウム粉末（トクヤマ社製、平均粒径 1. 1 μm ）1 0 0 0 重量部、アルミナ（平均粒径：0. 4 μm ）2 0 重量部、アクリルバインダ 1 1 5

重量部、ポリエーテルスルホン 5 重量部、シリカ 0. 0 3 重量部、分散剤 5 重量部および 1 - ブタノールとエタノールとからなるアルコール 5 3 0 重量部を混合したペーストを用い、ドクターブレード法による成形を行って、厚さ 0. 4 7 mm のグリーンシートを得た。

【 0 1 1 6 】

(2) 次に、このグリーンシートを 8 0 ℃ で 5 時間乾燥させた後、パンチングにて発熱体と外部端子と接続するためのスルーホール用の貫通孔を設けた。

【 0 1 1 7 】

(3) 平均粒子径 1 μ m のタングステンカーバイド粒子 1 0 0 重量部、アクリル系バインダ 3. 0 重量部、 α - テルピネオール溶媒 3. 5 重量および分散剤 0. 3 重量部を混合して導電性ペースト A とした。

また、平均粒子径 3 μ m のタングステン粒子 1 0 0 重量部、アクリル系バインダ 1. 9 重量部、 α - テルピネオール溶媒を 3. 7 重量部、分散剤 0. 2 重量部を混合して導電性ペースト B とした。

【 0 1 1 8 】

次に、グリーンシートに、この導電性ペースト A を用いたスクリーン印刷で、格子状のガード電極用印刷体、グランド電極用印刷体を印刷した。

また、外部端子と接続するためのスルーホール用の貫通孔に導電性ペースト B を充填した。

【 0 1 1 9 】

さらに、印刷されたグリーンシートおよび印刷がされていないグリーンシートを 5 0 枚積層して 1 3 0 ℃ 、 8 0 k g / c m² の圧力で一体化することにより積層体を作製した。

【 0 1 2 0 】

(4) 次に、この積層体を窒素ガス中で 6 0 0 ℃ で 5 時間脱脂し、 1 8 9 0 ℃ 、圧力 1 5 0 k g / c m² で 3 時間ホットプレスし、厚さ 3 mm の窒化アルミニウム板状体を得た。得られた板状体を、直径 3 0 0 mm の円形状に切り出してセラミック製の板状体とした。スルーホール 1 6 の大きさは、直径 0. 2 mm、深さ 0. 2 mm であった。

【0 1 2 1】

また、ガード電極 6 5、グランド電極 6 6 の厚さは $10\ \mu\text{m}$ 、ガード電極 6 5 の形成位置は、ウエハ載置面から $1\ \text{mm}$ 、グランド電極 6 6 の形成位置は、ウエハ載置面から $1.2\ \text{mm}$ であった。また、ガード電極 6 5 およびグランド電極 6 6 の導体非形成領域 6 6 a の 1 辺の大きさは、 $0.5\ \text{mm}$ であった。

【0 1 2 2】

(5) 上記 (4) で得た板状体を、ダイヤモンド砥石で研磨した後、マスクを載置し、SiC 等によるブラスト処理で表面に熱電対のための凹部およびウエハ吸着用の溝 6 7 (幅 $0.5\ \text{mm}$ 、深さ $0.5\ \text{mm}$) を設けた。

【0 1 2 3】

(6) さらに、ウエハ載置面に対向する面に発熱体 6 1 を形成するための層を印刷した。印刷は導電ペーストを用いた。導電ペーストは、プリント配線板のスルーホール形成に使用されている徳力化学研究所製のソルベスト PS 6 0 3 D を使用した。この導電ペーストは、銀／鉛ペーストであり、酸化鉛、酸化亜鉛、シリカ、酸化ホウ素、アルミナからなる金属酸化物（それぞれの重量比率は、 $5/5/5/10/25/5$ ）を銀 100 重量部に対して 7.5 重量部含むものであった。

また、銀の形状は平均粒径 $4.5\ \mu\text{m}$ でリン片状のものであった。

【0 1 2 4】

(7) 導電ペーストを印刷したセラミック基板を 780°C で加熱焼成して、導電ペースト中の銀、鉛を焼結させるとともにセラミック基板 6 3 に焼き付けた。さらに硫酸ニッケル $30\ \text{g}/1$ 、ほう酸 $30\ \text{g}/1$ 、塩化アンモニウム $30\ \text{g}/1$ およびロッシェル塩 $60\ \text{g}/1$ を含む水溶液からなる無電解ニッケルめっき浴にヒータ板を浸漬して、銀の焼結体からなる抵抗発熱体 6 1 の表面に厚さ $1\ \mu\text{m}$ 、ホウ素の含有量が 1 重量% 以下のニッケル層（図示せず）を析出させた。この後、ヒータ板は、 120°C で 3 時間アニーリング処理を施した。

銀の焼結体からなる発熱体は、厚さが $5\ \mu\text{m}$ 、幅 $2.4\ \text{mm}$ であり、面積抵抗率が $7.7\ \text{m}\Omega/\square$ であった。

【0 1 2 5】

(8) 溝 6 7 が形成された面に、スパッタリング法により、順次、チタン層、モリブデン層、ニッケル層を形成した。スパッタリングのための装置は、日本真空技術株式会社製の S V - 4 5 4 0 を使用した。スパッタリングの条件は気圧 0. 6 P a、温度 1 0 0℃、電力 2 0 0 W であり、スパッタリング時間は、3 0 秒から 1 分の範囲内で、各金属によって調整した。

得られた膜の厚さは、蛍光 X 線分析計の画像から、チタン層は 0. 3 μ m、モリブデン層は 2 μ m、ニッケル層は 1 μ m であった。

【0 1 2 6】

(9) 硫酸ニッケル 3 0 g / l、ほう酸 3 0 g / l、塩化アンモニウム 3 0 g / l およびロッシェル塩 6 0 g / l を含む水溶液からなる無電解ニッケルめっき浴に、上記 (8) で得られたセラミック板を浸漬し、スパッタリングにより形成された金属層の表面に厚さ 7 μ m、ホウ素の含有量が 1 重量% 以下のニッケル層を析出させ、1 2 0℃ で 3 時間アニーリングした。

発熱体表面は、電流を流さず、電解ニッケルめっきで被覆されない。

【0 1 2 7】

さらに、表面にシアン化金カリウム 2 g / l、塩化アンモニウム 7 5 g / l、クエン酸ナトリウム 5 0 g / l および次亜リン酸ナトリウム 1 0 g / l を含む無電解金めっき液に、9 3℃ の条件で 1 分間浸漬し、ニッケルめっき層上に厚さ 1 μ m の金めっき層を形成した。

【0 1 2 8】

(1 0) 溝 6 7 から裏面に抜ける空気の吸引孔 6 8 をドリル加工により形成し、さらにスルーホール 1 6 を露出させるための袋孔 (図示せず) を設けた。この袋孔に N i - A u 合金 (A u 8 1. 5 重量%、N i 1 8. 4 重量%、不純物 0. 1 重量%) からなる金ろうを用い、9 7 0℃ で加熱リフローしてコパール製の外部端子を接続させた。また、発熱体に半田 (スズ 9 0 重量% / 鉛 1 0 重量%) を介してコパール製の外部端子を形成した。

【0 1 2 9】

(1 1) 次に、温度制御のための複数熱電対を凹部に埋め込み、ヒータ付きのウエハプロバヒータ 2 0 1 を得た。

このヒータ付きウエハプローバを 2 0 0℃まで昇温したところ、約 2 0 秒で 2 0 0℃まで昇温した。

【 0 1 3 0 】

【発明の効果】

以上説明のように、本発明のセラミック基板は、その破壊断面が粒子内破壊となるように焼結されてなるので、高温での強度特性にも優れ、パーティクル数が少なく、半導体製造・検査装置用のセラミック基板としては最適である。

【図面の簡単な説明】

【図 1】

本発明のセラミック基板を用いたセラミックヒータの一例を模式的に示す平面図である。

【図 2】

図 1 に示したセラミックヒータの部分拡大断面図である。

【図 3】

本発明のセラミック基板を用いた静電チャックの一例を模式的に示す断面図である。

【図 4】

図 3 に示したセラミックヒータの A - A 線断面図である。

【図 5】

本発明のセラミック基板を用いた静電チャックの一例を模式的に示す断面図である。

【図 6】

本発明のセラミック基板を用いた静電チャックの一例を模式的に示す断面図である。

【図 7】

本発明のセラミック基板を用いた静電チャックの一例を模式的に示す断面図である。

【図 8】

(a) ～ (d) は、図 5 に示した静電チャックの製造工程の一部を模式的に示す

断面図である。

【図 9】

本発明に係る静電チャックを構成する静電電極の形状を模式的に示した水平断面図である。

【図 1 0】

本発明に係る静電チャックを構成する静電電極の形状を模式的に示した水平断面図である。

【図 1 1】

本発明に係る静電チャックを支持容器に嵌め込んだ状態を模式的に示した断面図である。

【図 1 2】

本発明のセラミック基板を用いたウエハプローバを模式的に示した断面図である。

【図 1 3】

図 1 2 に示したウエハプローバのガード電極を模式的に示した断面図である。

【図 1 4】

実施例 1 に係る静電チャックを構成するセラミック基板の破壊断面を示した S E M 写真である。

【図 1 5】

比較例 1 に係るに係る静電チャックを構成するセラミック基板の破壊断面を示した S E M 写真である。

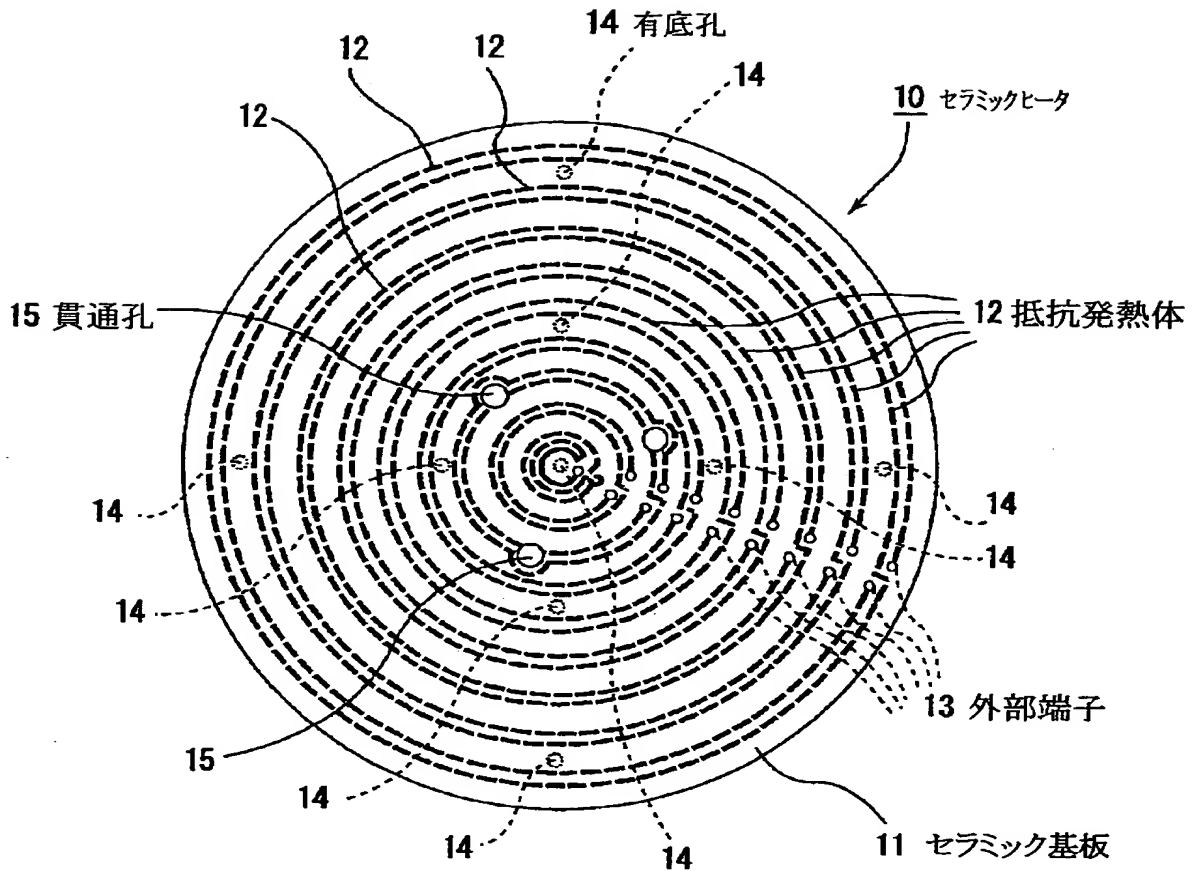
【符号の説明】

- 1、1 1、6 3 セラミック基板
- 2、2 2、3 2 a、3 2 b チャック正極静電層
- 3、2 3、3 3 a、3 3 b チャック負極静電層
- 2 a、3 a 半円弧状部
- 2 b、3 b 櫛歯部
- 4 セラミック誘電体膜
- 5、1 2、2 5、6 1 抵抗発熱体

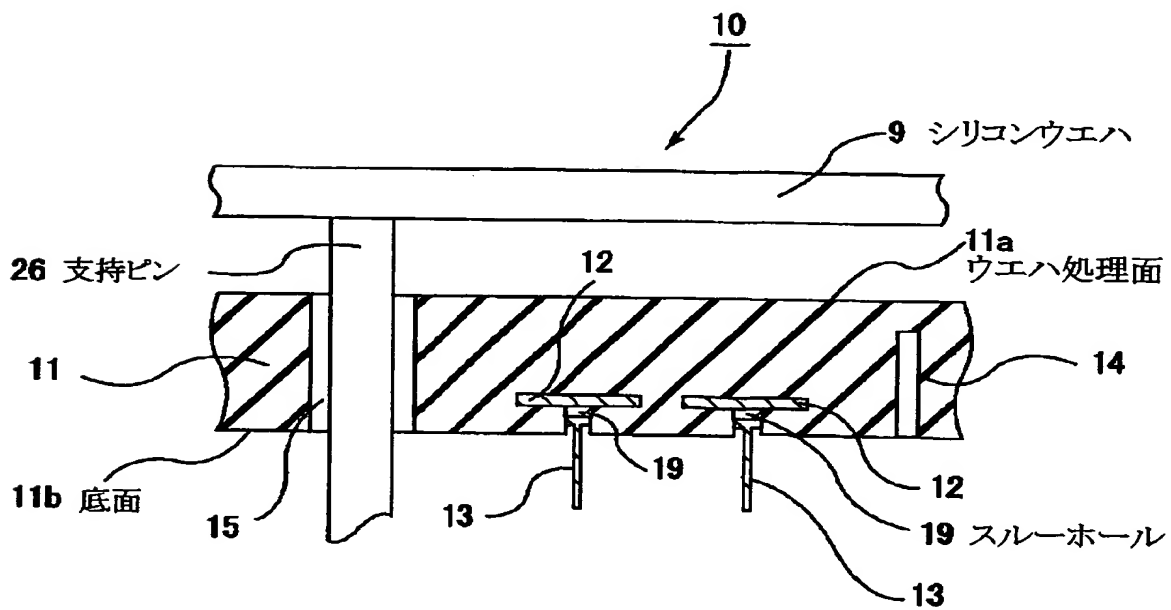
- 6、13、18 外部端子
- 7 金属線
- 8 ペルチェ素子
- 9 シリコンウエハ
- 10 セラミックヒータ
- 14 有底孔
- 15 貫通孔
- 16、17、19 スルーホール
- 20、30、101、201、301、401 静電チャック
- 25a 金属被覆層
- 35、36 袋孔
- 41 支持容器
- 42 冷媒吹き出し口
- 43 吸入口
- 44 冷媒注入口
- 45 断熱材
- 62 チャックトップ導体層
- 65 ガード電極
- 66 グランド電極
- 66a 電極非形成領域
- 67 溝
- 68 吸引孔
- 501 ウエハプローバ

【書類名】 図面

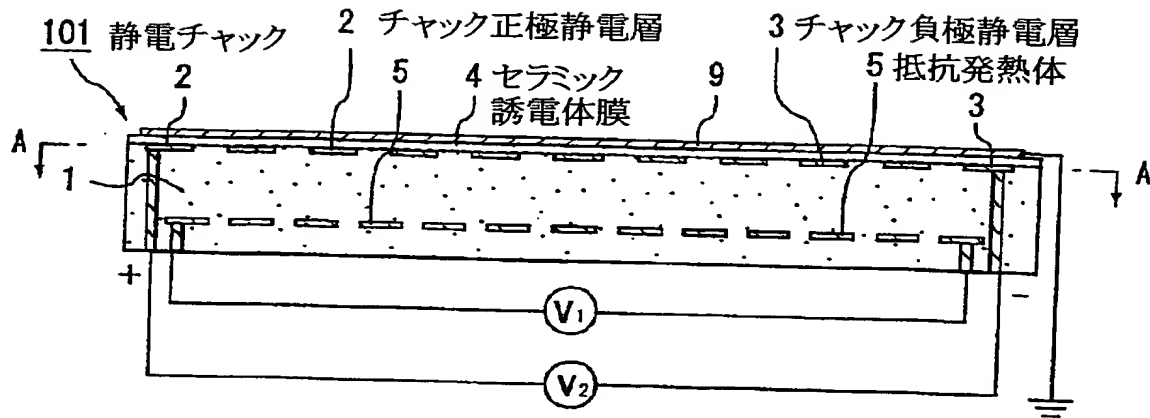
【図 1】



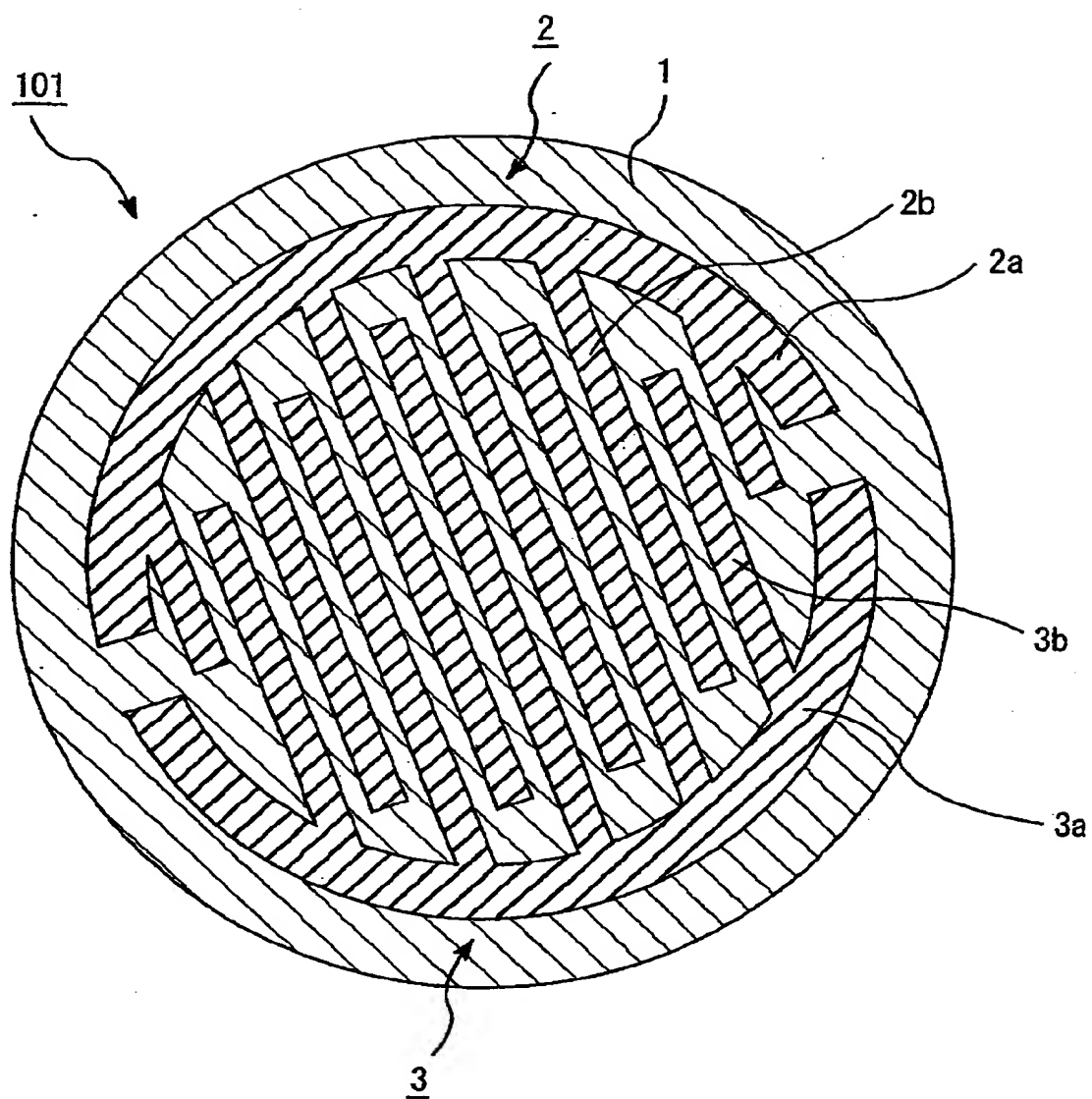
【図 2】



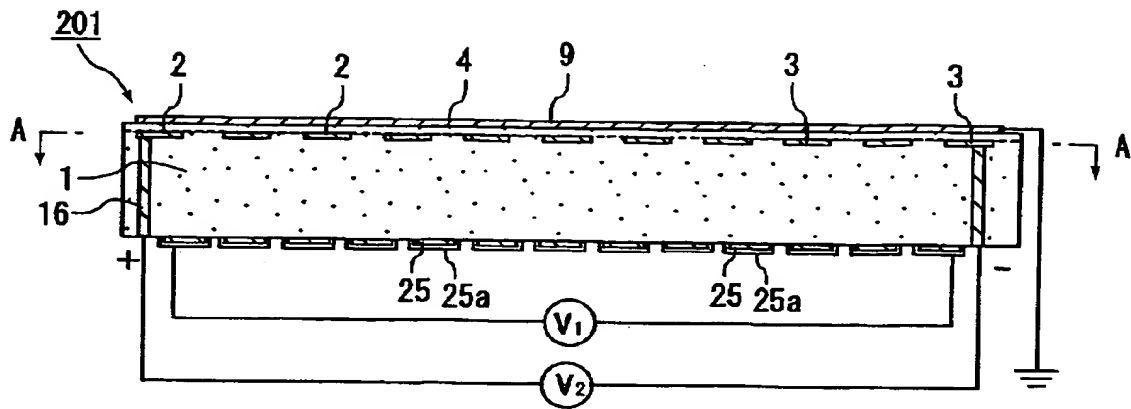
【図 3】



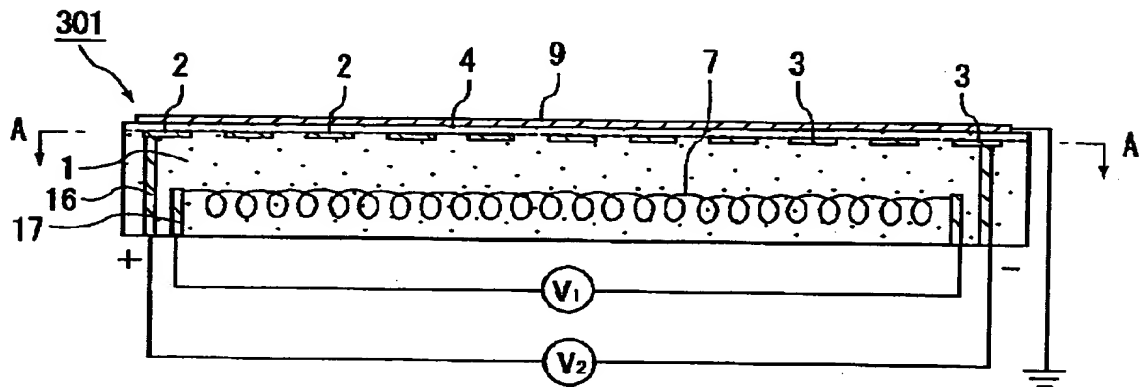
【図 4】



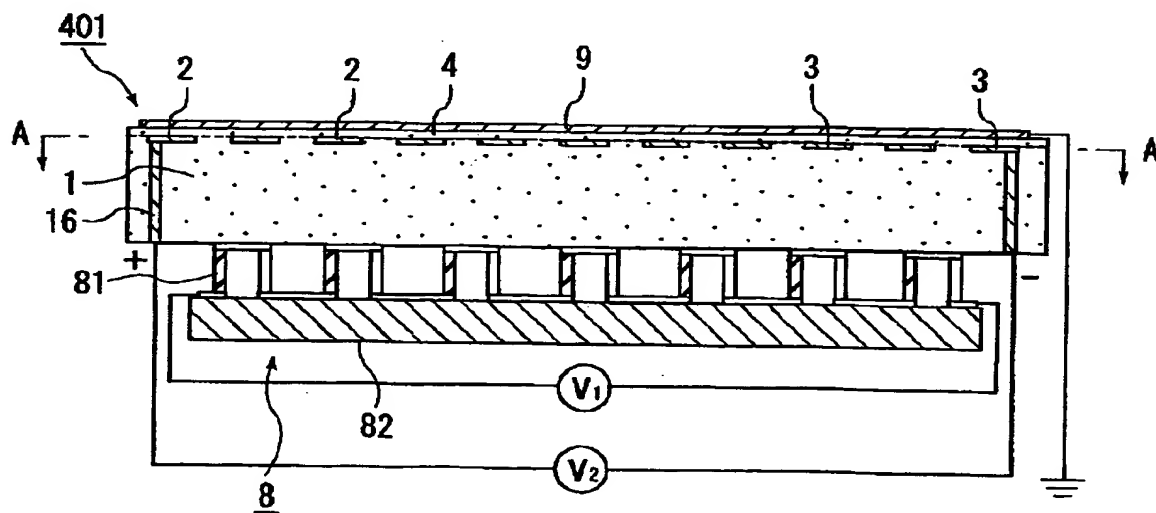
【図 5】



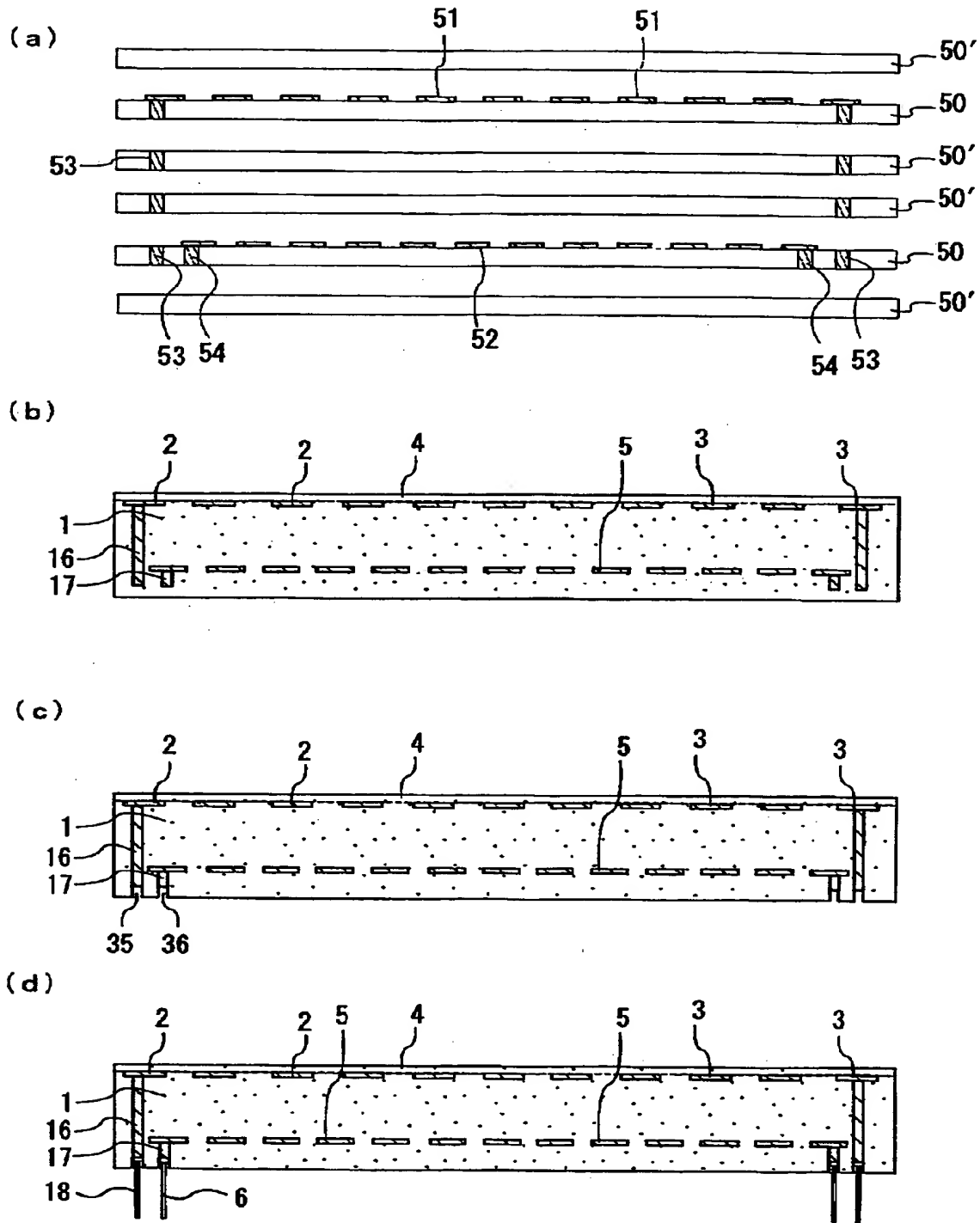
【図 6】



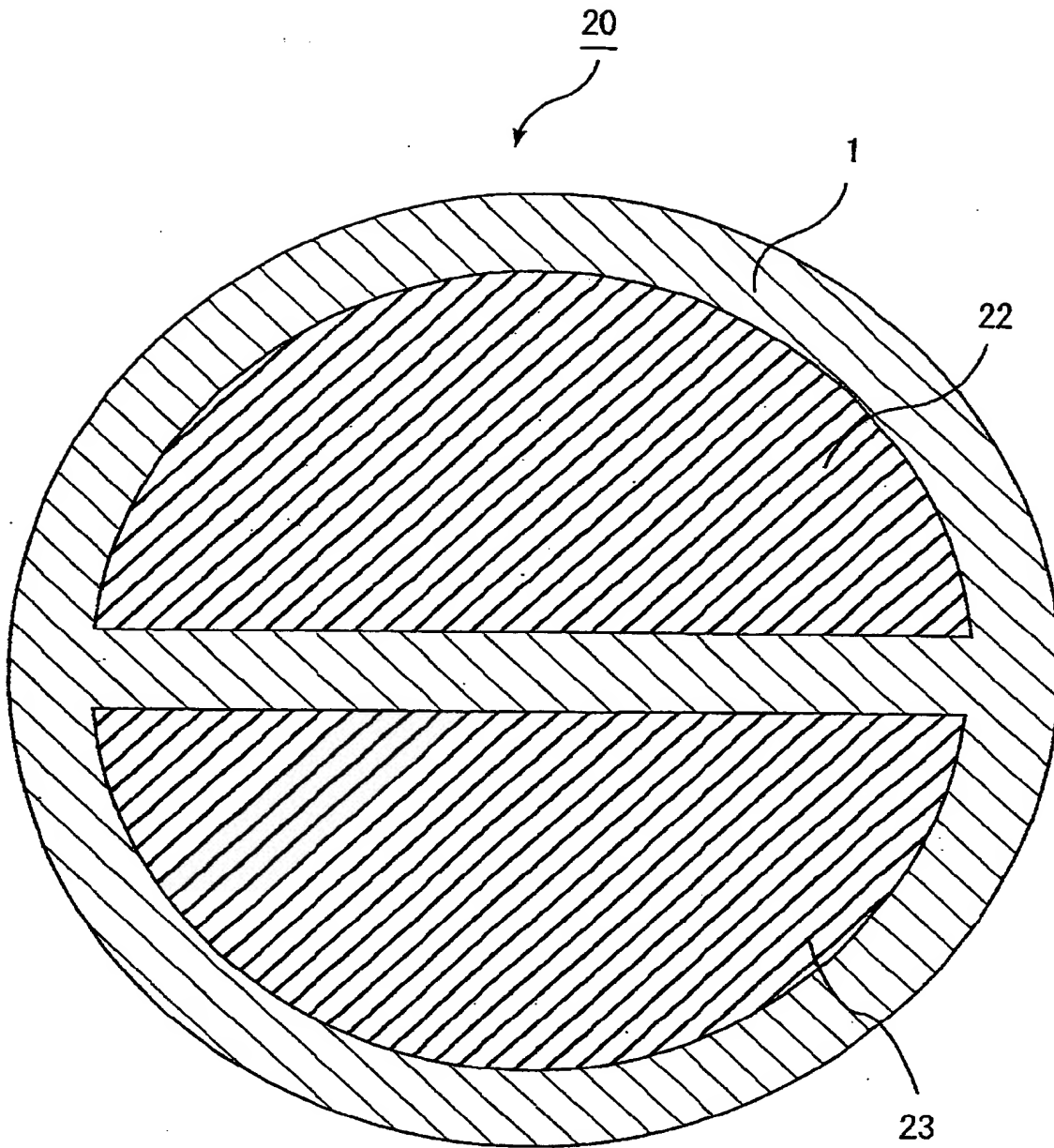
【図 7】



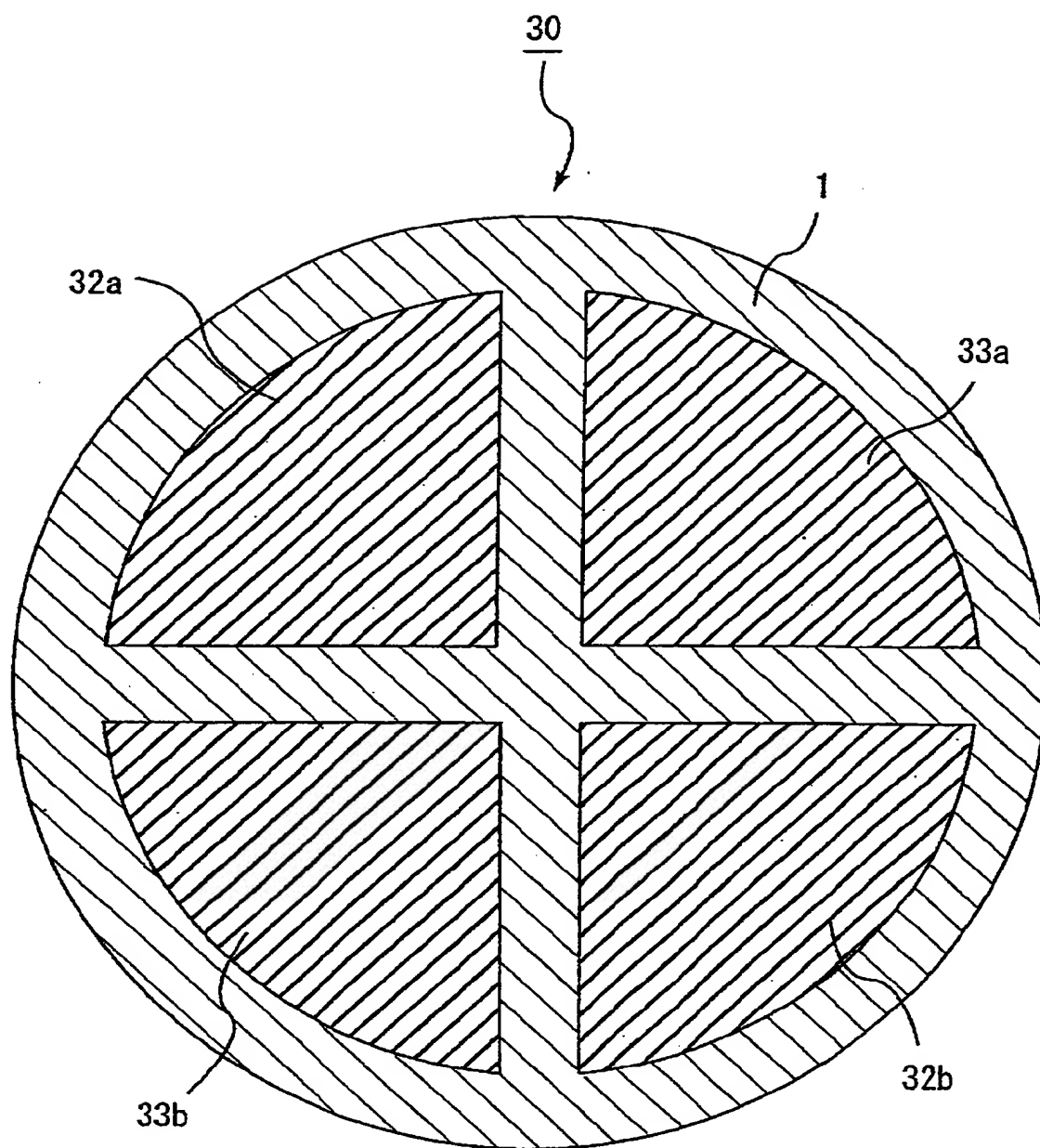
【図 8】



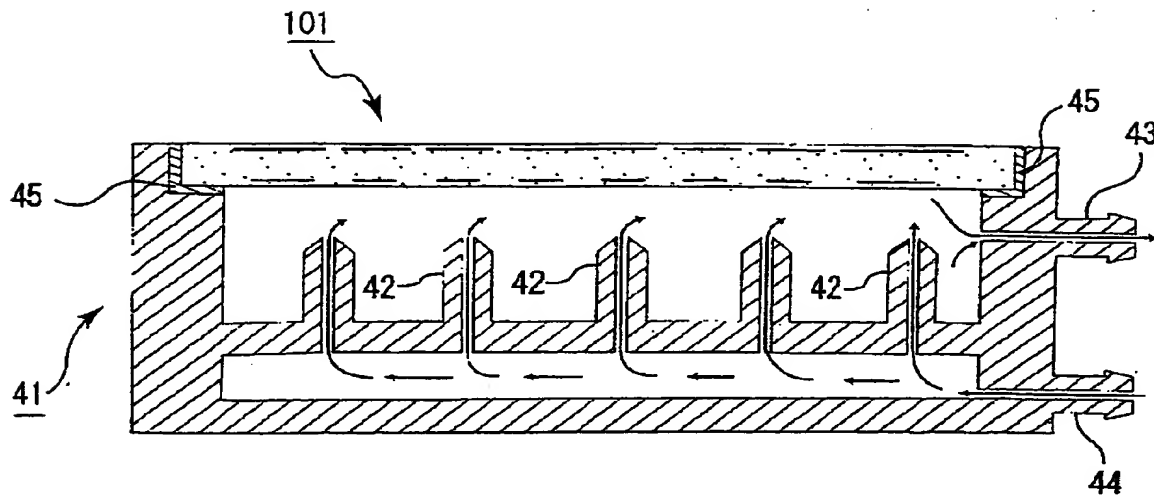
【図 9】



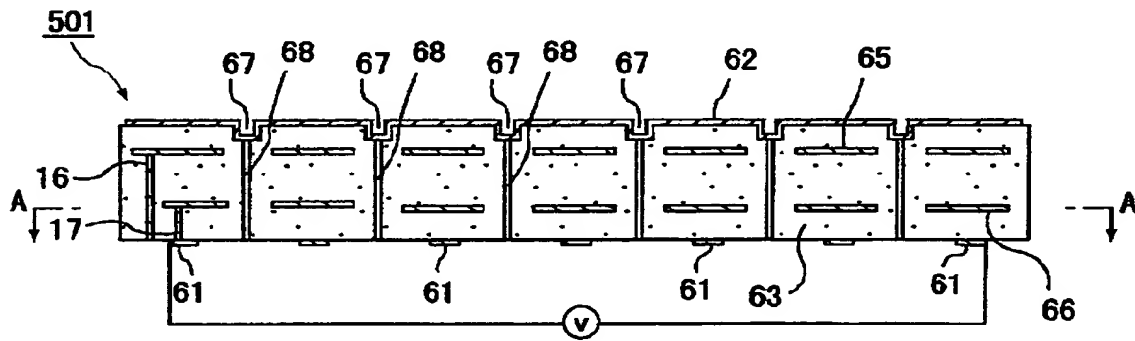
【図10】



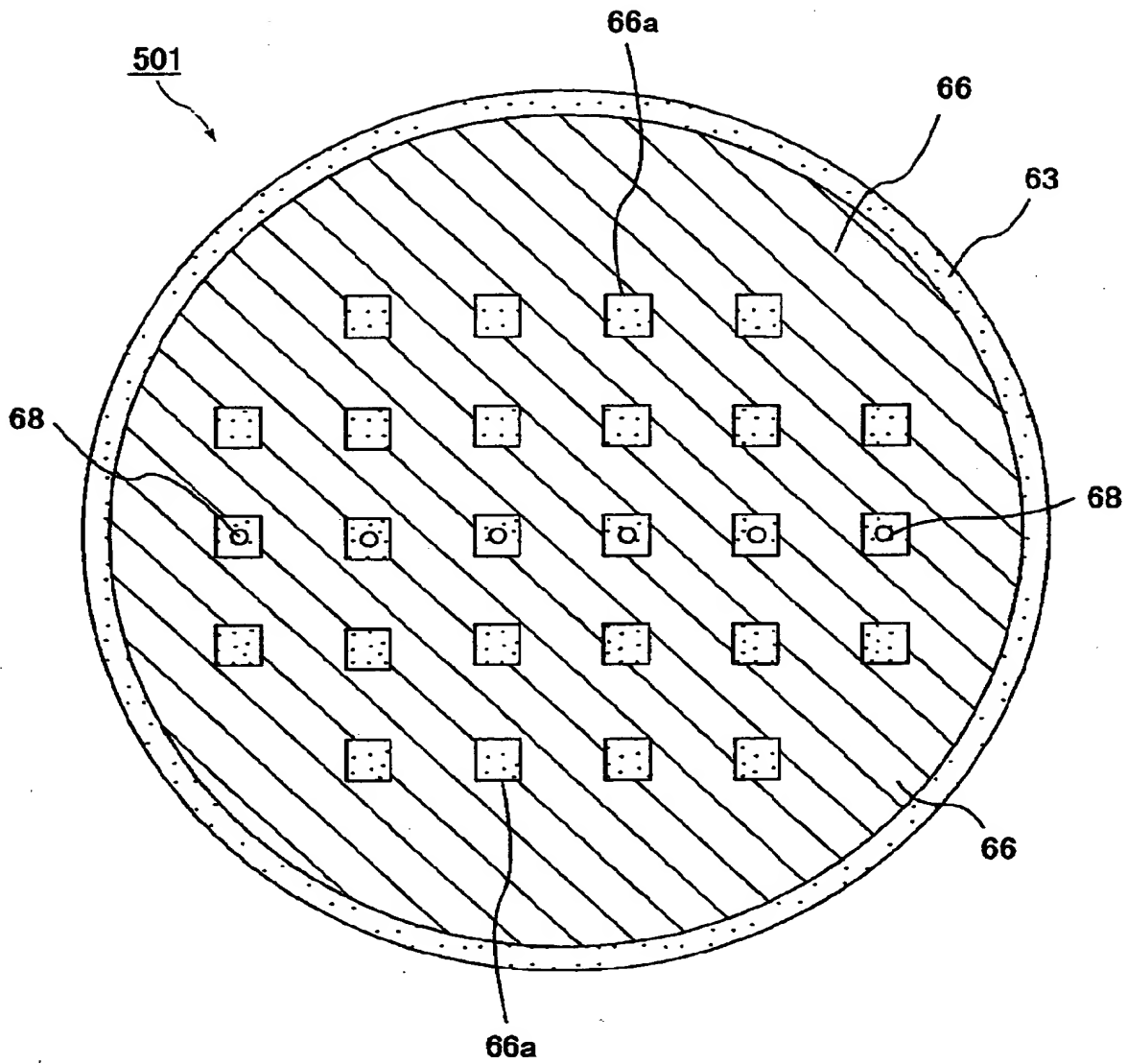
【図 1 1】



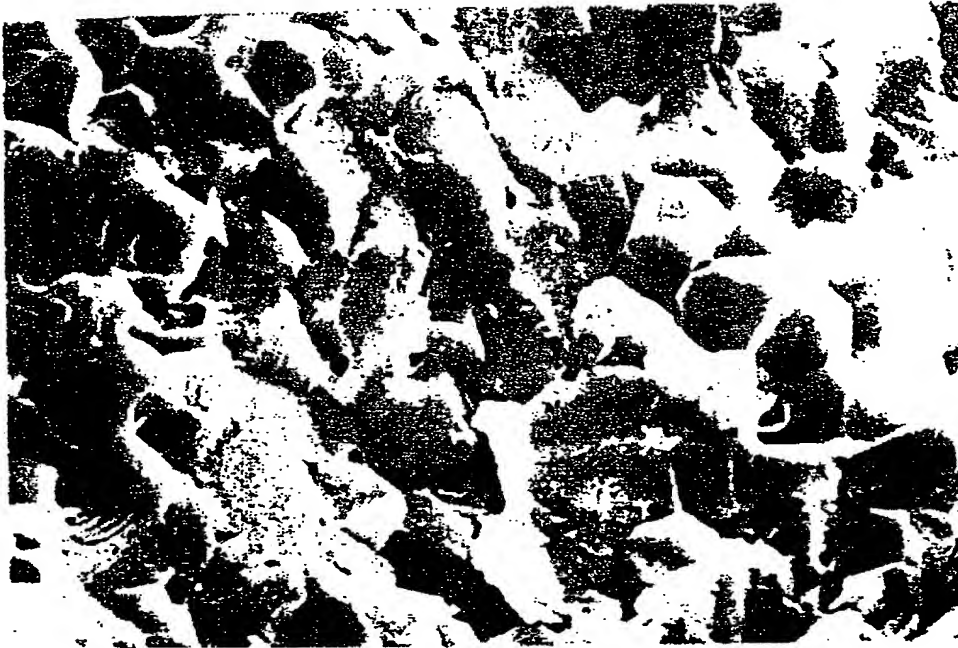
【図 1 2】



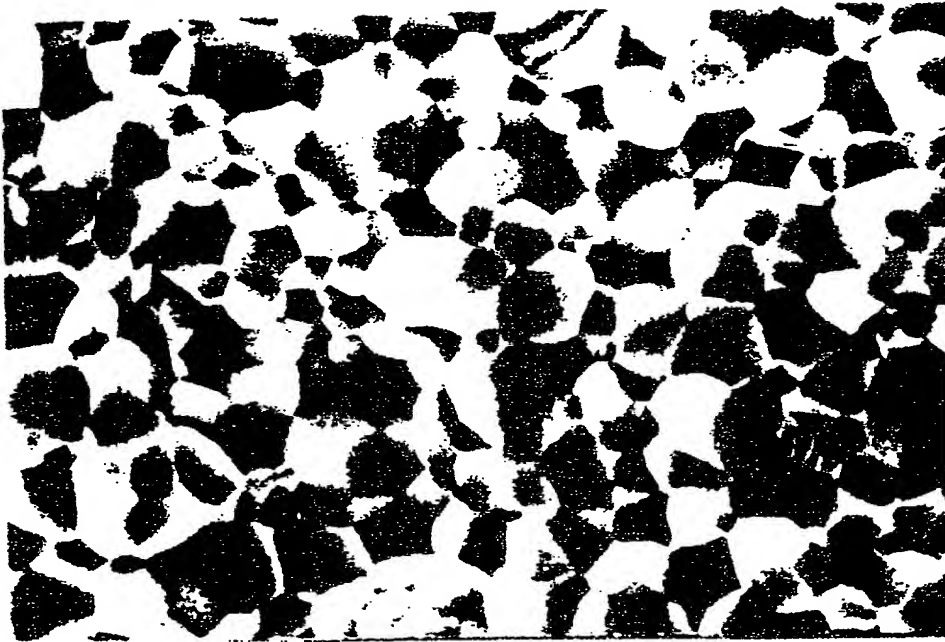
【図 13】



【図 1 4】



【図 1 5】



【書類名】 要約書

【要約】

【課題】 高温での強度特性に優れ、パーティクル数が少なく、半導体製造・検査装置用の基板として最適なセラミック基板を提供すること。

【解決手段】 セラミック基板の表面または内部に導電体が形成されてなるセラミック基板において、前記セラミック基板は、その破壊断面が粒子内破壊となるように焼結されてなることを特徴とするセラミック基板。

【選択図】 図 3

認定・付加情報

特許出願の番号	特願2000-048338
受付番号	50000215098
書類名	特許願
担当官	第五担当上席 0094
作成日	平成12年 2月25日

<認定情報・付加情報>

【提出日】	平成12年 2月24日
-------	-------------

特2000-048338

出 願 人 履 歴 情 報

識別番号 [000000158]

1. 変更年月日	1990年 8月29日
[変更理由]	新規登録
住 所	岐阜県大垣市神田町2丁目1番地
氏 名	イビデン株式会社